PASJ2023 THP16

# アバランシェサイリスタスイッチを用いたキッカー電源の動作試験 OPERATION TEST OF KICKER POWER SUPPLY USING AVALANCHE THYRISTOR SWITCH

内藤孝#, 明本光生

Takashi Naito<sup>#</sup>, Mitsuo Akemoto

KEK, High Energy Accelerator Research Organization

#### Abstract

The SupserKEKB accelerator in KEK uses multiple kicker power supplies for MR injection. Stable operation of the kicker power supplies is required for the stable beam injection. We prepared a kicker power supply test bench for evaluating thyratron switches and optimizing circuit constants. This time, we conducted an operation test in which the thyratron switch was replaced with an avalanche thyristor switch in order to evaluate the possibility of converting the thyratron switch into a semiconductor. We will report on the test results on the Kicker power supply test bench.

### 1. はじめに

サイリスタの Avalanche mode を使用した大電流ス イッチを開発し、加速器のキッカーマグネットで使 用されているサイラトロンスイッチの代替すること を目指している[1,2]。今回、キッカー電源のテスト ベンチを整備し、サイリスタスイッチでの試験を開 始した。Figure 1 は高エネルギー加速器研究機構 SuperKEKB 加速器で使用されているキッカー電源で ある[3]。SuperKEKB 加速器の入射には Low Energy Ring/High Energy Ring(LER/HER)それぞれのリングで 3台 x2のキッカーが使われており、ビーム入射時 にバンプ軌道を作っている。バンプ軌道はその領域 以外には軌道の変化がない様に複数台のキッカーの 蹴り角を調整してあるが、キッカー電源の1台が誤 動作を起こすと、その下流のビーム軌道は大きく振 動するためビームがコリメータに当たり消失してし まう。SuperKEKB 加速器では蓄積電流の増加に共 なって、このビームロスが深刻な問題になりつつあ る。消失したビームは加速器のコンポーネントにダ メージを起こすほどのパワーであるため、サイラト ロンスイッチの誤動作などによるキッカーの異常を 可能な限り少なくする必要がある。改善策の一つと して有望視されているのが、一台のキッカー電源で 2台のキッカーマグネットをドライブするダブル キッカーである。2台のキッカーマグネットを蹴り 出す方向と蹴り戻す方向のペアにすることによって、 キッカー電源が誤動作してもバンプ軌道の高さが変 わるだけで下流のビーム軌道に大きな影響を与えな い。しかし、ダブルキッカーに構成を変えるのは大 きなシステム変更であり、事前にテストベンチで評 価を行う必要がある。我々は2022年にサイラト ロンスイッチの評価や誤動作問題に対処するために キッカー電源のテストベンチを構築した。このテス トベンチは、かつて高エネルギー加速器研究機構 フォトンファクトリー(PF)リングの入射に使われて いたキッカー電源を使用している[4]。PFN やキッ カーマグネットのパラメータなどは少し違っている が、ほぼ同じ容量の電源でありサイラトロンスイッ



Figure 1: SuperKEKB Injection kicker system power supply[3].

チも同型のものが使われている。評価試験の一つと して、テストベンチのサイラトロンをサイリスタの アバランシェモードを使った大電流スイッチに交換 し、運転することでサイリスタスイッチが実機とし ての運転に問題がないか評価を行った。

我々が開発しているサイリスタのアバランシェ モードを使った大電流スイッチ(Avalanche mode thyristor, AMT)[1, 2]は、サイリスタにブレークオー バー電圧を印加することによって、ゲート入力がな い状態でもスイッチ動作をすることを利用している。 利点としてはゲート入力が必要ないため入力回路を 省略出来ること、スイッチ動作が通常のゲート入力 を使ったサイリスタ(Gate mode thyristor, GMT)より高 速であることなどが挙げられる。注意点としては、 サイリスタにブレークオーバー電圧以上の電圧を印 加する必要があるため、印加する電圧の範囲が制限 されることが挙げられる。そのため動作電圧の可変 範囲が狭い。加速器のキッカー電源などでは出力を ある程度可変にする必要があるが、この問題に対し て AMT と GMT を適した比率で動作させることで動 作電圧の可変範囲を広げることが出来る[4]。キッ カー電源テストベンチを使ったサイリスタスイッチ の実験について報告する。

<sup>#</sup>takashi.naito@kek.jp

Proceedings of the 20th Annual Meeting of Particle Accelerator Society of Japan August 29 - September 1, 2023, Funabashi

#### **PASJ2023 THP16**

### 2. キッカーテストベンチ

Figure 1 に SuperKEKB 加速器で使用されている キッカー電源を示す。キッカーマグネットは集中定 数型でキッカーマグネットのインダクタンスとキャ パシタによる LC で決まる half-sine の出力電流を生 成 す る 。 サ イ ラ ト ロ ン ス イ ッ チ は CX1154C/CX1174C が使われており、パルス幅は約 2  $\mu$ s(FWHM)、印加電圧/ピーク電流は最大 35 kV, 2 kA である。繰り返しは最大 50 Hz である。通常の 運転では 15k V 前後で運転されている。

Figure 2 はキッカー電源テストベンチである。か って PF リングの入射キッカーの電源として使用さ れていたものである。1988 年製である。PF リング の入射には入射のパラメータが変わったため新規の 電源が使われ現在は使われていないため、テストベ ンチ用として整備を行った。この電源の仕様は、最



Figure 2: Picture of a kicker test bench which was used as the injection kicker of PF storage ring of KEK.



Figure 3: Circuit diagram of the AMT test circuit with a capacitor and a load resistor.



Figure 4: Picture of an AMT switch installed in the Kicker Test Bench.

大 36 kV,2.5 kA@5.8 μH, 繰り返し 25 Hz である。ほ ぼ SuperKEKB 入射キッカー電源と同じパラメータで あり、サイラトロンスイッチも CX1154C/CX1174C が使われている。写真左側が FPN,サイラトロンス イッチが入っているパルサー部であり、右側が充電 部である。充電は共振充電方式であるため繰り返し を変えるとサイラトロンの動作電圧が変わってしま う特性がある。繰返しに関しても安定度を気にしな ければ 50 Hz 動作も可能である。その他にもマッチ ング回路や PFN の容量など、調整を行う必要がある が、動作試験を行うには十分である。

#### 3. AMT 回路

サイリスタのゲート入力をカソードに短絡し入力 電圧をゼロの状態でアノード-カソード間(A-K)にあ らかじめ十分な電圧が印加された状態でさらに大き な電圧を印加すると半導体内で電子雪崩が発生し、 サイリスタはオフ状態からオン状態になる。このス イッチする電圧をブレークオーバー電圧と呼ぶ。こ のブレークオーバー電圧はサイリスタの最大定格電 圧の2倍近い電圧であるため、スイッチを起こすに はあらかじめ印加した電圧に加えて大きな電圧を瞬 時に加える必要がある。Figure 3 のような多段構成 では、通常のゲートトリガーのサイリスタ回路 (GMT)を複数段構成にすることによってGMTがゲー ト信号によってスイッチして A-K 間の電圧が下がる と最下段の AMT にブレークオーバー電圧を超える 電圧が印加される。その瞬間に最下段の AMT がオ ンになり、その上位の AMT にはさらに大きな電圧 が印加され順次上位の AMT もオン状態となり最上 段まで連続的にオン状態になる。

AMTを使ったスイッチ回路の動作範囲を広げるた めに Fig. 3 の回路では GMT と AMT で各段に電圧を 供給する分割抵抗の割合を変えて、全体の印加電圧 が低くても AMT にある程度の電圧が印加されるよ うに設計されている。AMTが連続的にスイッチする ためには各段の AMT にある程の印加電圧をかけて PASJ2023 THP16



Figure 5: Waveform of the Thyristor Switch using AMT at the condition of the voltage 15 kV, the Magnet inductance 5.8  $\mu$ H and the PFN capacitor 0.2  $\mu$ F.



Figure 6: Characteristics of Voltage versus peak current of the Thyristor switch using AMT in the kicker power supply test bench.

おく必要がある。GMTはゲートトリガー入力が十分 であれば、低い電圧でもスイッチするので GMT の 合計の電圧+最下段の AMT の電圧がブレークオー バー電圧を超えれば、全てのサイリスタはスイッチ する。したがって、GMT と AMT の割合を変えるこ とで最低のスイッチ電圧が決まる。AMTの割合が多 ければゲート回路は少なくすることが出来るが、最 低の動作電圧は高くなる。逆に GMT の割合が多け ればより低い電圧からスイッチすることが出来る反 面、ゲート回路が上位のサイリスタまで必要となる。 この様な構成にすることによって、動作範囲の広い AMT スイッチ回路を開発した。(特許出願中:特願 2022-117311)

### 4. キッカーテストベンチでの試験

Figure 4 は、キッカーテストベンチのサイラトロ ンスイッチをサイリスタスイッチに置き換えたもの である。サイリスタスイッチは GMT7 段、AMT 4 段 の合計 11 段構成の回路で抵抗負荷の試験で6 kV か ら 16 kV の範囲で動作することを確認している。抵 抗負荷の試験ではパルス幅も 200 ns、ピーク電流 600 A 程度までしか試験されておらず、実際のキッ カー電源で使用されるパルス幅数 µs、ピーク電流 1 kA を超える運転に耐えられるかはまだ評価されて いなかった。キッカーテストベンチを使うことで実 機に近いパラメータでの運転での評価を行うことが 出来る。

Figure 5 に CT で測定したサイリスタスイッチによ る電流波形を示す。サイラトロンスイッチを使った 波形とほぼ同じであることを確認した。キッカーテ ストベンチでは、以前 PFで使われていたキッカーマ グネット(inductance 5.8 µH)を負荷として接続し、放 電用の PFN は 0.2 µF を使用して約 4 µs(FWHM)のパ ルスを生成している。15 kV の印加電圧に対して 1.5 kA のピーク電流を計測した。Figure 6 に電圧を変 化させた時の電流特性を示す。6 kV~15 kV の範囲で は直線的でありサイラトロンからサイリスタスイッ チに変えたことによる電流の変化は見られない。

その他、マッチング回路のダイオードや抵抗など は PF で使用していた時のものをそのまま用いたた め、波形の反射が不完全であるが、いずれ調整に よって反射を抑える予定である。

#### 5. 今後の展望

キッカーテストベンチを使ったサイリスタスイッ チの試験を行い、ほぼサイラトロンと同等の出力特 性を得た。サイリスタスイッチはまだ1Hz 程度の低 い繰り返しでの特性であり、今後 50Hz まで繰り返 しを上げて熱的な問題がないか評価する必要がある。 また、長期に亘って運転しスイッチとしての寿命を 評価する必要がある。

今回試験を行ったサイリスタスイッチは GMT7 段、 AMT 4 段の合計 11 段構成であり、最大印加電圧は 16 kV である。最大印加電圧を 24 kV まで大きくし た GMT10 段、AMT 6 段の合計 16 段構成を準備して おり、キッカーテストベンチで試験を行う予定であ る。設計段階では、さらに多段接続することによっ て高い最大印加電圧を実現することを目指している。 その過程で、この方式の最大ピーク電流、最大繰り 返しの限界も評価されると思われる。すでに、小容 量の PFN と負荷抵抗を使った小電力の試験では多段 接続で 30 kV 近くの電圧を印加した試験も行ってお り[2]、多段接続によって最大印加電圧を大きくして 多くのアプリケーションに使用することを目指している。

**PASJ2023 THP16** 

## 謝辞

本研究は科研費 JP21K12527 の助成を受けたもの です。また、本研究の一部は共同研究体「つくばパ ワーエレクトロニクスコンステレーション(TPEC)」 の事業として行われました。本研究を支援していた だきました小関施設長、増澤主幹に感謝致します。

# 参考文献

- [1] T. Naito et al., PASJ2020 FRPP47, Aug (2020).
- [2] T. Naito *et al.*, PASJ2022 TPU037, Aug (2022).
  [3] M. Kikuchi *et al.*, "Beam-transport system of KEKB", NIM-A 499-1 (2003) 8-23.
- [4] T. Mitsuhashi et al., "Accumulation of Positrons into The Photon Factory storage ring", Particle Accelerators 1990, Vol 33, pp 87-92.