PASJ2019 THPH002

イベントシステムを用いた ATF 加速器トリガーの高精度化

HIGH PRECISION TRIGGER DISTRIBUTION FOR KEK-ATF USING EVENT SYSTEM

塚田義則^{#, A)}, 内藤孝^{B)}, 照沼信浩^{B)} Yoshinori Tsukada^{#, A)}, Takashi Naito^{B)}, Nobuhiro Terunuma^{B)} ^{A)}Kanto Information Service ^{B)}High Energy Accelerator Research Organization

Abstract

KEK-ATF is a test accelerator for linear collider. The operation of the accelerator complex is according to the synchronized trigger signal. ATF2 project at the KEK-ATF require the high precision trigger for the precise beam handling and the measurements. For example, the timing between the laser and the electron beam at the beam size monitor has to have less than 1ns of the accuracy. The exiting trigger system has a signal and the clock signal. A new trigger distribution system was installed to cure the problem. EVG/EVR(MRF) and STD-EVE(SINAP v2 timing system) are high precision trigger distribution system without one-count error. We could realize to provide the precision triggers by using the system. This paper describes the system configuration and the software.

1. はじめに

先端試験加速器 (ATF) は、International Linear collider (ILC) final focus 光学系を実証するための ATF2 実験を中心に加速器開発が進められている。 ATF の建設当初は常電導加速菅を用いた Linear collider を想定したパラメータに適合するように設計 されていたが、ILC として超電導技術が用いられる こととなり ATF の運転パラメータも若干の変更が なされた[1]。 特に取り出しキッカーはパルス幅が 60 ns から 300 ns へ広げられ、バンチ間隔の広い複 数バンチの取り出しが可能となるように変更された。 ATF では Linac の 1 ショットで生成される複数の ビームを multi-bunch と呼んでおり、最大 20bunch の multi-bunch を Damping Ring (DR) へ入射することが 出来る。DR では複数のショットを任意の bucket へ 入射することが出来る。1 ショットで入射される ビームを Train と呼んでおり DR では最大 3train ま で蓄積することが出来る。3train を一度に取り出す ことが可能になっている。

現在、ATF で使われている主な運転サイクルは Linac から 3.12 Hz で DR 入射され約 200 ms 蓄積時 間の後、ATF2 ビームラインへのビーム取り出し実 験が行われている (Fig. 1)。 ATF はパルス運転であ り、ほとんどの機器はトリガー信号に同期させる必 要がある。ビームとの同期の精度は機器によって違 うが ns 以下の精度を求められる機器もある。時間 遅れは 300 ms 近くまでカバーしなければならない。 測定用 Laser には 6.25 Hz を供給しており、これも 同様に時間遅れを作り供給している。このトリガー 信号は Programmable delay module (TD2 及び改良版 の TD4 が使われている。以後 TD4 と呼ぶ)によって 各機器に必要なタイミングで生成され供給されてき た。ATF で使用されている TD4 の数は 80 台に及び、 その接続も複雑な構成となっている[2]。配線量を減 らすために制御ステーションごとにあらかじめ遅れ のないトリガー信号 (Trg)と Clock 信号 (CK)を供給 し、TD4 によって独立に時間遅れを作り各機器に必 要なタイミングの Trg を作り出している。この独立 に時間遅れを作ることが ATF の加速器運転上問題 になることが解ってきた。この問題を解消すること、 ATF2 実験ではレーザーとビームとの相対時間を安 定させるためにさらに高精度の Trg を要求すること から、MRF 社の Event System[3]を 2012 年に導入し た。今回、Event Systemを拡張するために SINAPで 開発された STD-EVE[4,5]を導入した。これらのハー ドウェアとソフトウェアについて報告する。



Figure 1: Schematic drawings of the inside of thyristor.

2. 既存のトリガーシステムの問題点

Figure 2 に既存のトリガーシステムの簡略化した 構成を示す。Line-Synch Generator (LSG)は50 Hzの 電源信号を生成する。Linac などの大電力装置を安 定して動作させるために繰り返し信号は50 Hzの電 源に同期させる必要がある。また、LSGの出力は加 速器の基準信号から作り出した1.08 MHz (DRの1/2 revolution frequency)に同期している。このような構 成にすることによって、1.08 MHzの位相をずらすこ とで DR の任意のバケットのタイミングにビームを 入射することが出来る。

[#]ytsukadao@post.kek.jp



Figure 2: Schematic drawing of the trigger distribution system using programmable delay modules.

LSG は、機器によって異なる繰り返しを必要とする ため 4ch の出力を持ち、独立に繰り返しを設定でき るようになっている。

各機器が必要とするタイミングは LSG の出力を TD4 によって遅らせることによって作られる。TD4 は Fig. 3a のようになっており、Trg が入ってから CK が閾値を超える回数を数え始め、予めセットさ れた Delay 値に到達した時に出力にパルスを出力す る。



Figure 3: TD4 (left figure), TD4 timing chart between the input trigger and the input clock (right figure).

この時間遅れの安定度は遅れ時間に関係なく CK の 安定度によって決まり、ATF で使用している 357 MHz では CK に対しテストベンチでは 10 ps 以下の 時間安定度を持つ。従って、TD4 を使うことによっ て Trg と CK があれば離れた場所でも任意のタイミ ング信号を高精度で作ることが出来る。ATF では 4 箇所に TD4 を用いたタイミング制御ステーションを 設け、独立に時間遅れを作り出している。この Trg と CK の関係は CK の周波数が固定であれば相対的 に一定であり問題がないが、ATF では DR 周長が外 気温の変動などで変わった場合、周波数を変えて ビームのエネルギーを合わせているため CK の周波 数が変わる。CK の周波数が変わると TD4 の入力で 今までの閾値を超えていなかったものが超えてしま う場合がある(Fig. 3b)。 この1カウントの相対的な 時間のズレは 80 枚ある TD4 のどこで発生している かを見つけ出すのは難しく、ケーブル長を変える等 で閾値から外しても、また周波数を変えると再び閾 値に近づくことになる。一時的にはセットデータで 補正することが出来るが、温度でケーブル長が変 わったりノイズ等で1カウントのズレが出たり出な かったりすることがしばしば発生した。このシステ ムではこの問題を完全に解決することは諦めざるを えなかった。

3. イベントシステム

ATF2 に於いて Pulse Laser の干渉縞と電子ビームの 衝突によるビームサイズモニタ(BSM)[6]では前述の 1 カウントのタイミングのズレが深刻な影響を及ぼ す。この問題を解決するために MRF 社 Event System を導入した。送信モジュール(EVG)の出力は 1 本の光ファイバーに Trg 信号の情報を載せた Event code と共に CK 信号を伝送し、受信モジュール (EVR)によって Event code を decode すると共に Programmable delay counter で時間遅れしたパルスを 出力する。



Figure 4: Cording decoding structure of the event system (from reference 4).

1本の光ファイバーに Trg 信号とCK 信号が載っ ているため Trg 信号と CK 信号の時間差は CK の周 波数が変わってもどの場所でも 1 カウントずれの問 題は発生しない(Fig. 4)。 また、EVR の出力の拡張 として SINAP で開発された STD-EVE を導入した。

PASJ2019 THPH002



Figure 5: Configuration of the ATF event trigger distribution.

Figure 5 に ATF の Event System の構成を示す。 EVG などのハードウェアは入射部にあり、計測装置 の集中する取り出しラインの制御ステーションに EVR が設置されている。入射部から取り出しライン までは約 200 メートルの距離があり、位相安定光 ファイバーで接続されている。BSM の Laser は取り 出しラインの最下流に位置し Trg に 3 Hz と 6 Hz を 必要とする。それぞれ 200 ms の時間遅れした Trg を 必要とするが、6 Hz 信号は周期が 167 ms のため周 期を超えた時間遅れを作り出すことが出来ない。そ のため EVG と EVR を 2 段構成にして時間遅れを半 分ずつ分割することで 200 ms の時間遅れを作り出 し、高精度に同期した 3 Hz と 6 Hz の Trg を作り出 している。



Figure 6: Picture of the injector event system - MVME5500 CPU, Tow EVGs, EVR and RAS(VME reset module) are installed in the crate.

Figure 6 にVMEクレートの写真を示す。5幅のク レート内にMVME5500 CPU、EVG2枚、EVR、RAS が設置されている。TD4のシステムでは、3 HzのTrg を作りダブルパルスのパルスジェネレータで6 Hzに していたが3 Hzの間に入るパルスの時間精度は悪 かった。取り出しラインのEVRは6ch出力であるが 既に不足となり、SINAPで開発されたSTD-EVEを追 加した(Fig. 7)。 STD-EVEはMRF社EVRと同一規格 の信号共通性を持ち、MRF社EVGがVME規格のモ ジュールでありMVME5500 CPUを介して制御される のに対して、EIA1幅のサイズにCPUを含めたすべて の機能が収納されている。出力は16ch、時間Delayの ステップは最小5 psまで調整可能である。



Figure 7: Picture of the extraction line event system – EVR and MVME5500 CPU(top), STD-EVE(bottom).

4. イベントシステムのソフトウェア

イベントシステムのソフトウェアはEVG、EVR、 STD-EVEそれぞれのIOC上でEPICSが動作しており、 Channel Accessにより制御されている。イベント コードは6 Hz、3 Hz、1.5 Hz、0.7 Hzを用意しており、 運転モードに合わせた繰り返しのTrg信号を生成し ている。EVGから6 Hzの同期イベントに対しEVRは イベント受信回数をcalcレコードに書き、回数をカ ウントして指定値に達したらイベントコードを発行 することで繰り返しを変えている。また、各 EVR(STD-EVE)では入力されたイベントコードに対 しDelay値を設定するが、ATFでは100 ms以上のdelay に対して0.5 ns stepで設定を行っており、10桁の Delay値表示になる。オペレータが直感的に操作出 来るよう、機能ごとに設定画面(Fig. 8)と全体の設定 画面(Fig. 9)を用意している。操作用の画面はQt creatorを用いて作成されている。

IP Timing Controller (EVG/EVR)										nly		
				DELAY (ns)	STEP				Register			
#1	61	Ηz		149,999,000	\$	800 ns	1	↓	W:	1874987	5	
		BEAM	ΔМ	180,000,550		A 00 mg		_	R	1874987	5	
	DL			109,992,002	-	80 115		1	R:	2374906	9	
		BE	AM	57,757,936.8	\$	800 ns	\uparrow	Ţ	W:	7219743	3ffff	
#2							R:	7219743	зffff			
	-LAM		MP	57,583,790.0	\$	800 ns		↓	W:	7197974	1f	
			***						R:	7197974	11	
	∟Q\$w			57,761,061.6	\$	0.4 ns		1	W:	7220133	3f	
	Flashing Interval (QSW-LAMP) = 177,						271.6 ns					

Figure 8: Control window of the event system for the IP laser timing control.

Εv	Event Timing											
Ev	Event1 <i>FILE</i>			Step(ns) up/down			(8ns)					
Г	#0	149999000.0		149,999,000.0	8.0		6Hz	18749875				
L	#1	189992552.0		189,992,552.0	8.0	▲▼	BEAM	23749069				
E	vent2	FILE	Delay(ns)	EV2_Delay(ns)	Step(ns)	up/dow	n	(8ns)	(0.4ns)			
L	#0	57756688.0	207,755,688.0	57,756,688.0	8.0		EXT/FF	7219586				
	#1	56759720.0	206,758,720.0	56,759,720.0	8.0		Font board	7094965				
П	#2	57754400.0	207,753,400.0	57,754,400.0	8.0		ODR	7219300				
	#3	30840000.0	180,839,000.0	30,840,000.0	8.0		ODR	3855000				
П	#4	57582990.0	207,582,790.0	57,583,790.0	8.0		Laser lamp	7197974	31			
	#5	57761034.8	207,760,061.6	57,761,061.6	8.0		QSW	7220133	63			
	#6	57757920.8	207,756,936.8	57,757,936.8	8.0	▲▼	IP Beam	7219743	262143			
Εv	ent3	FILE	Delay(ns)	EV3_Delay(ns)	Step(ns)	up/dow	n	(8ns)	(0.5ns)	(5ps)		
Г	#8	462.0	149,999,000.0	0.0	8.0		Reserve	0	0	0		
	#9	17259690.5	167,258,690.5	17,259,690.5	8.0		Ext Kicker trigger	2157461	6	20		
П	#10	0.0	149,999,000.0	0.0	8.0		Reserve	0	0	0		
L	#11	0.0	168, 188, 690. 5	18,189,690.5	8.0		IP screen camera	2273711	6	20		
П	#12	0.0	149,999,000.0	0.0	8.0		Reserve	0	0	0		
	#13	0.0	149,999,000.0	0.0	8.0		Reserve	0	0	0		
	#14	0.0	149,999,000.0	0.0	8.0		Reserve	0	0	0		
	#15	0.0	149,999,000.0	0.0	8.0	▲▼	Reserve	0	0	0		

Figure 9: Control window of the event system for all event outputs.

5. まとめと今後の展望

イベントシステムの Trg 信号を用いることによっ て、1clock ジャンプ問題を解消することが出来た。 BSM では laser と取り出しビームのタイミングのズ レが全く観測されなくなり安定な動作に寄与してい る。BSM の他にも取り出しラインの Beam Position Monitor (BPM)、バンチフィードバック(FONT)、 Optical Diffraction Radiation(ODR)等の測定装置にも 使用され安定な動作を実現している。最近、取り出 しキッカーTrg にも用いられ取り出し起動の不安定 要因の一つを解消することが出来た。今後は、既存 の Trg を徐々にイベントシステムに置き換えていく 予定である。

謝辞

EVG/EVR システムのソフトウェア構築には三菱 電機サービス草野氏に大変お世話になりました。ま た、std-EVE の導入には KEK 加速器梶氏にお世話に なり効率的に導入することが出来ました。本研究を 支援していただきました山口施設長、道園主幹に感 謝致します。

参考文献

- [1] ATF2 Collaboration "AF2 Proposal", KEK Report 2005-2.
- [2] T. Naito, *et al.*, "Timing System for Multi-Bunch/ Multitrain operation at ATF", LinacMeeting2000, Himeji, pp. 234-236.
- [3] http://www.mrf.fi/
- [4] "SINAP Timing System Version 2 User Manual", Ver1.72, Electronics Group, Beam Instr. & Ctrl. Div. Shanghai Institute of Applied Physics (SINAP), 2017-09-10.
- [5] M. Liu et al., "DEVELOPMENT STATUS OF SINAP TIMING SYSTEM", Proc. of IPAC2013, WEPME032, Shanghai, China.
- [6] K. Kubo et al., "ACHIEVEMENT OF SMALL BEAM SIZE IN FINAL FOCUS TEST AT ATF", Proc_ of the 10th Annual Meeting of PASJ (August 3-5, 2013, Nagoya, Japan) SAOP1.