PASJ2019 FRPI002

高周波窓に用いられるセラミックに関する研究

RESEARCH ON CERAMIC FOR RF WINDOW

山本康史[#], 道園真一郎 Yasuchika Yamamoto[#], Shinichiro Michizono High Energy Accelerator Research Organization (KEK)

Abstract

R&D on ceramic used for RF window has been under progress in KEK since 2017. As important evaluation items, there are secondary electron emission coefficient, relative permittivity, dielectric loss tangent, surface resistivity and volume resistivity. About secondary electron emission coefficient, measurement using pulsed beam has been carried out by scanning electron microscope with beam blanking system. Eight kinds of samples were obtained from five vendors of ceramic with titanium-nitride (TiN) coating and chrome-oxide (Cr_2O_3) coating, and the behavior of secondary electron emission was compared. In this paper, recent results including each measurement system will be presented.

1. はじめに

加速器の高周波窓に用いられているセラミックはアル ミナを主成分とする絶縁材料であり、その純度に応じて 異なる誘電正接(tanδ)を持つ。tanδは大電力高周波運転 中のセラミック窓における発熱の影響を評価するのに重 要なパラメータである。特に、超伝導加速器において間 題となる。一方、セラミック表面における二次電子放出係 数(δsee)はマルチパクタ放電と密接な関係がある。通常、 セラミックを大電力高周波運転に用いるためには、その 表面に窒化チタン(Titanium-Nitride: TiN)コーティングを 施す。TiN コーティングは、真空炉に少量の窒素ガスを 導入し、チタン電極に高電圧をかけることで行なう。典型 的な厚みは 10 nm である。TiN コーティングされた表面 は、より低い表面抵抗率(ps)を持つと同時に、より低い二 次電子放出係数を持つことになる。以上より、セラミック の評価には、誘電正接、二次電子放出係数、表面抵抗 率の測定が重要であることがわかる。これらのパラメータ に加え、KEK では体積抵抗率(pv)と比誘電率(ε)も加え た5 つのパラメータの測定を2017 年から行ってきた。



Figure 1: Ceramic samples (coating-free, TiN coating 1, TiN coating 2, Cr_2O_3 coating, and LSEEC from left to right) for secondary electron emission coefficient measurement.

2. 二次電子放出係数に関する研究

セラミックの二次電子放出係数は、大電力高周波運転 中にセラミック窓近傍で発生するマルチパクタ放電の影 響を見積もるのに最も重要なパラメータである。KEK で は2015年に完成した COI(Center of Innovation)棟にビー ムブランキングシステム(ビームキッカーの1種)が備わっ た走査型電子顕微鏡(Scanning Electron Microscope: SEM)を導入した。セラミックは絶縁材料であり、ビーム照 射領域がすぐに帯電してしまうため、連続照射せずにパ ルスビームで測定する必要がある。測定法や測定システ ムに関しては、すでに[1,2]で行なっているためここでは 省く。本測定のために5社から計8種類のサンプルを集 め、それらに対し異なる表面コーティングも行ったことで、 パターンとしては 15 にも上ることになった。それをまとめ たものが Table 1 である。TiN コーティングは常套手段で あるが、今回はコストダウンも考えた酸化クロム(chromeoxide: Cr₂O₃)コーティングも行なった。Figure 1 には直径 19 mm の 5 種類のサンプルが写っている。 左から、コー ティング無し、TiN コーティング 1、TiN コーティング 2、 Cr₂O₃ コーティング、LSEEC、の順である。2 種の TiN コーティングは厚み条件を変えている。LSEEC は新材料 セラミックで、すでに KEK にて大電力試験まで終わって いるものである[3,4]。

Table 1: Ceramic Sample List for δ_{SEE} Measurement

Company	Sample	Coating	#
NGK/NTK	HA95	TiN/Free	18/2
KYOCERA	A479B	TiN/Free	3/3
	LSEEC	Free	9
	AO473A	Free	2
COORSTEK	AD-995-LT	TiN/Free	22/2
FERRO TEC	AM997Q	Free	2
Company A	Sample A	TiN/Cr ₂ O ₃ /Free	18/20/7
	Sample B	TiN/Cr ₂ O ₃ /Free	18/20/7

[#] yasuchika.yamamoto@kek.jp

Proceedings of the 16th Annual Meeting of Particle Accelerator Society of Japan July 31 - August 3, 2019, Kyoto, Japan

PASJ2019 FRPI002



Figure 2: SEM (top-left), sample holder (top-right), schematic view of measurement system (middle), and some typical results including waveforms in oscilloscope (down).



Proceedings of the 16th Annual Meeting of Particle Accelerator Society of Japan July 31 - August 3, 2019, Kyoto, Japan

Figure 3: Summary of secondary electron emission coefficient for every ceramic sample including TiN/Cr₂O₃ coatings and LSEEC.

12.0

High voltage [kV]

8.0

10.0

0

16.0

18.0

14.0

Figure 2 は測定に用いている SEM(上左)、サンプル ホルダー(上右)、測定システムの概要図(中央)、オシロ スコープで観測されるいくつかの典型的な波形(下)、を 示している。サンプルホルダーには、セラミックと一次電 流測定用の炭素標的が搭載されている。電子ビームは、 0.5 kV 以上のカソード電圧からビームブランキングシステ ムを通過できる(それ以下だと通過したり、しなかったりと 不安定)。測定可能なエネルギー領域は、0.5~30 keV で ある。下図には A479B の TiN コーティング有り無しの比 較が、いくつかの波形と共に示されている。コーティング の無いセラミックの波形は急峻な時間構造を持ち (A479B #2 @1 kV and 3 kV)、一方、コーティング有りの 方は銅やニオブといった金属に照射した時の波形 (A479B #4 @1 kV)と同様である。また、コーティング付の 方は3kV 辺りで δsee~1 となるが、A479B #4 @3 kV と書 かれた波形には何の信号も見られない。これは一次電 流と二次電流とが向きが逆で、量が同じであるという状況 を反映しているからである。

1.0

0.0

0.0

2.0

4.0

6.0

Figure 3 はこれまでの測定結果のまとめである。コー ティングをしていないセラミックは1keV 辺りにピークを持 つのが特徴である。TiN コーティング有り無しの差がはっ きり見える。通常のTiNコーティング(Fig.1のTiN coating 1)を施したサンプル間には差は見られない。異なる TiN コーティング条件(Fig.1のTiN coating 2)を持つ AD-995-LT #21 は他の TiN コーティング付サンプルに比べて若 干高いδseeを持つが、これは厚みが異なっている可能性 がある(コーティング厚みが薄いと δsee は高くなる傾向が ある)。Cr2O3コーティングを行なった Sample A #2 は、通 常の TiN コーティングと同じ δsee である。コーティングの 無い AO473A #1 と AD-995-LT #19 は、他のコーティン グ無しサンプルに対し比較的低い δsee を持つ。コーティ ング不要の LSEEC は、コーティング無しサンプルの中で は最も低い SEE を持つが、それでもコーティング有りに比 べるとまだ2倍ほど高い。さらに次のセクションで示すよう

に、LSEEC は誘電正接も高いという特徴がある。

:

20.0

22.0

24.0

比誘電率と誘電正接に関する研究 3.

比誘電率・誘電正接の測定用には3社から5種類が 集められ、AET 社にて測定された[5]。測定原理は[6]に 示されている。測定モードは TM010 で、サンプルの大きさ の違いも補正計算に含まれている。Table 2 はサンプルリ ストで、Fig. 4 は測定したサンプルである。サイズは、80 x 3x1mm である。 測定方法は、 周波数が1GHz および2 GHz で、誘電正接のオーダーに応じてサンプル毎に 3~5 回測定し、その平均を取っている。Figure 5 に測定 の様子を示す。

Table 2: Ceramic Sample List for ε and tan δ Measurement

Company	Sample	Coating	#
KYOCERA	A479B	Free	5
	LSEEC	Free	5
COORSTEK	AD-995-LT	Free	5
Company A	Sample A	Free	9
	Sample B	Free	11

Figure 6 はスペック値を含む測定結果である。誘電正 接のスペック値にある下向き矢印は上限値を示している。 -見して明らかなように、全てのサンプルはスペック値を 満足しており、また、誘電正接に関してはセラミックの純 度に応じた結果となっていることがわかる。すなわち、ア ルミナ 99%のサンプルの tanδ は 10-5のオーダーであり、 アルミナ 95%のサンプルの tanδ は 10⁻⁴のオーダーであ るということである。また、先のセクションで述べたように LSEEC はさらに高い誘電正接を持っていることがわかる が、これは大電力高周波試験時に発熱を引き起こす原 因になると考えられる。

Proceedings of the 16th Annual Meeting of Particle Accelerator Society of Japan July 31 - August 3, 2019, Kyoto, Japan

PASJ2019 FRPI002



Figure 4: Ceramic samples (A479B, LSEEC, AD-995-LT, Sample A, and Sample B from left to right) for relative permittivity and dielectric loss tangent measurement.



Figure 5: Measurement of relative permittivity and dielectric loss tangent at AET.



Figure 6: Relative permittivity and dielectric loss tangent for five ceramics including some specific values for each ceramic.



Figure 7: Ceramic samples (coating-free, TiN coating, and Cr₂O₃ coating from left to right) for surface and volume



Figure 8: Measurement principle for surface and volume resistivity.

Table 3: Ceramic Sample List for ρ_s and ρ_v Measurement

Company	Sample	Coating	#
NGK/NTK	HA95	TiN/Free	1/1
KYOCERA	A479B	Free	1
	LSEEC	Free	1
COORSTEK	AD-995-LT	TiN/Free	2/2
Company A	Sample A	TiN/Cr ₂ O ₃ /Free	2/1/2
	Sample B	TiN/Cr ₂ O ₃ /Free	3/1/4



Figure 9: Electric current for surface and volume resistivity measurement.





4. 表面抵抗率と体積抵抗率に関する研究

表面・体積抵抗率測定は、4 社から 6 種類のサンプル を集めて、JFCC にて行なった[7]。サンプルの形状は二 次電子放出係数測定に用いたものと同じ直径 19 mm で ある。Table 3 にサンプルリストを示してある。JFCC では、 測定前に電極の焼付け作業を行っている。Figure 7 に 3 つのサンプル (コーティング無し、TiN コーティング付、 Cr₂O₃ コーティング)が示されている。測定原理は Fig. 8 に示している。印加電圧は 1 kV で、印加圧力は 10 kgf である。各測定前に 120°C/2 時間のベーキングプロセス が入る。測定時間は 1 時間である。

Figure 9 は表面・体積抵抗率測定の間の電流値の変 化である。測定開始から 10 分ほどは急な変化を示して いるが、その後は安定になる。そして、1時間後の電流値 から各抵抗率を計算する。Figure 10 に全サンプルの結 果をしめす。体積抵抗率に関しては、LSEEC を除いて1 オーダー以内でよく一致している。一方、表面抵抗率に 関しては、10¹⁵から 10¹⁸ Ω/αとばらついており、また、コー ティング有りと無しの差もはっきりしない(コーティング有り の方が低くなると予想していたが、実際はそのような単純

な傾向は示さなかった)。このことは、表面抵抗率測定 について何らかの改善が必要であることを示している。セ ラミック表面の粗さや清浄度などが効いている可能性が ある。

5. まとめ

KEK では加速器の高周波窓に用いられるセラミックに 関する一連の R&D が 2017 年から行われてきた。二次 電子放出係数測定については、ビームブランキングシス テムを持つ SEM を導入し、多くの成功例を得た。現時点 では、TiN コーティング付サンプルの間には明確な差は 見られず、どの種類のセラミックでも同様の結果が得られ ることがわかった。また、コストダウンを目的とした Cr₂O₃ コーティングも TiN コーティングと同様の効果を持 つことがわかった。比誘電率・誘電正接の測定も成功 し、測定値とスペック値の間に大きな違いは無いことが示 された。表面・体積抵抗率測定は、体積抵抗率について は問題なかったが、表面抵抗率の方はばらつきが大きく、 明確な差は見られなかった。今後の測定については要 改善である。コーティング不要という名目で開発された LSEEC であるが、二次電子放出係数は通常のセラミック に比べて低かったものの、誘電正接が一桁高く、大電力

高周波試験時に発熱現象が起きる可能性が高いことが わかった。

セラミック研究の今後の展開としては、洗浄前後での 二次電子放出係数の変化を調べる予定である。洗浄法 としては、以下のものを検討している。TiN コーティング の厚み依存性の調査も検討している。

- 超音波洗浄
- オゾン水洗浄

謝辞

The authors would like to thank M. Ando and H. Sakusabe (COORSTEK) for supply of ceramic samples; M. Tano, C. Rin, H. Funo, G. Isoya (TIGOLD) for TiN coating; T. Dohmae (KEK) for processing carbon target; K. Yoshino (KEK) for supply of ceramic samples.

参考文献

- [1] Y. Yamamoto *et al.*, "入力カップラーに用いられるセラミッ クおよび銅鍍金に関する調査・研究について", Proceedings of the 15th Annual Meeting of Particle Accelerator Society of Japan, Nagaoka, Japan, Aug. 7-10, 2018, pp. 938-942.
- [2] Y. Yamamoto *et al.*, "Recent Results for Study of Ceramic and Copper Plating for Power Couplers", *in Proc. of LINAC2018*, Beijing, China, Sep. 2018, THPO097.
- [3] Y. Yamamoto *et al.*, "Availability of the TiN Coating-free Ceramic in the STF-type Power Coupler for ILC", *in Proc.* of IPAC2018, Vancouver, BC, Canada, May. 2018, pp. 2819-2821. doi:10.18429/JACoW-IPAC2018-WEPML053.
- [4] Y. Yamamoto *et al.*, "将来の加速器のための入力カップ ラーに関する R&D の最新結果", Proceedings of the 15th Annual Meeting of Particle Accelerator Society of Japan, Nagaoka, Japan, Aug. 7-10, 2018, pp. 17-21.
- [5] AET;
- https://www.aetjapan.com/hardware_detail.php?micro0 1_diele_resonant
- [6] B.W. Hakki *et al.*, "A Dielectric Resonator Method of Measuring Inductive Capacities in the Millimeter Range", *IRE Transactions on Microwave Theory and Techniques*, Jul. 1960, Vol. 8, Issue 4, pp. 402-410,DOI:10.1109/TMTT. 196 0.1124749
- [7] JFCC; http://www.jfcc.or.jp/