# REMOTE CONTROL SYSTEM OF MAGNET POWER SUPPLIES AT J-PARC MR

Ryota Takai<sup>1,A)</sup>, Kazuaki Niki<sup>A)</sup>, Hisashi Akikawa<sup>A)</sup>, Shu Nakamura<sup>A)</sup>, Katsuya Okamura<sup>A)</sup>,

Jun-ichi Odagiri<sup>A)</sup>, Makoto Takagi<sup>B)</sup>

<sup>A)</sup> High Energy Accelerator Research Organization (KEK)

1-1 Oho, Tsukuba, Ibaraki, 305-0801

<sup>B)</sup> Kanto Information Service (KIS)

8-21 Bunkyo-cho, Tsuchiura, Ibaraki, 300-0045

#### Abstract

Most of the devices that compose J-PARC Main Ring (MR) are controlled through a computer network remotely. The control system has been constructed based on the framework of EPICS. In this report, we outline the present structure of control networks for main magnet power supplies, steering magnet power supplies, and current waveform monitors using WE7000. In addition, we also introduce some GUI panels that were used in the first beam commissioning of MR.

# J-PARC MRにおける電磁石電源の遠隔制御システム

## 1. はじめに

2001年から茨城県東海村で建設が進められてきた 大強度陽子加速器施設(J-PARC)は、この5月に最 終段加速器であるメインリング(MR)へのビーム 入射・周回に成功し、当面の目標である30GeVビー ム加速・取り出しへ向けていよいよ佳境を迎えつつ ある<sup>III</sup>。およそ1600mの周長を持つMRは、97台(基 準電磁石1台を含む)の偏向電磁石、216台の四極電 磁石、72台の六極電磁石に加え、186台のステアリ ング電磁石から構成されている。これら600台近い 電磁石に電力を供給する電源は、D1、D2、D3を呼 ばれる3つの電源棟に分散配置されており、J-PARC 全体の指揮所である中央制御棟からネットワーク経 由で遠隔制御される。制御対象である各電源の数、 配置、最大電流等を表1に掲げる。

遠隔制御システムの構築には "EPICS (Experimental Physics and Industrial Control System) "が使用されている<sup>[2]</sup>。EPICSとは、ネッ トワーク分散型の機器制御システムを構築するため のツールキットであり、ソフトウェア開発環境と汎 用アプリケーション群からなる。加速器の制御を目 的として90年代初頭から開発が始まり、現在ではJ-PARCの他、多くの加速器施設、天文台等で採用さ れている。EPICSを使用した制御系では、様々な規 格のネットワークベース機器を、 "Channel Access (CA)"という同一のプロトコルで制御することが できる。"デバイスサポート"と呼ばれるインター フェースプログラムさえ用意すれば、上位のハード ウェア構成に手を加えることなく、容易にデバイス を追加できる。また、標準で装備されている各種ア プリケーションが充実しており、例えば操作端末 "OPerator Interface (OPI)" で必要となるGUI画面 も、直感的なマウス操作により短時間で作成するこ

とができる。OPIから制御対象機器のパラメータを 参照する際には、そのパラメータに付けられた固有 の名前(チャンネル名)を指定するだけでよく、機 器がどの制御端末"Input/Output Controller (IOC)" に接続されているかを意識する必要はない。これら の特徴は、EPICS制御系の拡張性の高さを端的に表 している。

本報告では、

- 主電磁石(偏向,四極,六極)電源
- ・ステアリング電磁石電源

・WE7000を用いた出力電流波形モニター

それぞれの制御ネットワーク構成を概説するととも に、2008年5月の初ビーム調整運転でも使用された GUI画面の一部を紹介する。

表 1. J-PARC MRの電磁石・電源リスト

	Magnet	Family	PS	Location (D1/D2/D3)	Max current
BM	96 (+1)	1	6	2/2/2	3015 A
QM	216	11	11	7/2/2	1654 A
SM	72	3	3	3/0/0	660 A
Steer	186	6	186	62/62/62	±240 A

## 2. 主電磁石電源

図1(a)は主電磁石電源に対する制御ネットワーク の構成図である。図中に示したとおり、主電磁石電 源の制御系は、ルーターを介してひとつのローカル エリアネットワーク(LAN)を形成している。この 中で制御の中心、すなわちEPICS IOCとなるのは、 D3電源棟のローカル制御室(LCR)に設置された ワークステーション(WS, MAGNIA LiTE31S, 東 芝)である。OSはLinuxで、CAサーバーとして機能 するのに必要なIOCデータベースやデバイスサポー

<sup>&</sup>lt;sup>1</sup> E-mail: ryota.takai@kek.jp



図 1. (a) 主電磁石電源の制御ネットワーク構成。 通信速度とノイズ対策の観点から、電源棟間、およ びLCR-電源間は光ネットワークで結ばれている。 (b) 主電磁石電源のメイン制御パネル(東芝版)。

トの他、各種GUI画面のソースファイルを備えてい る。主電磁石電源の制御に関する全ての情報は、こ のWSを経由して上位とやり取りされることになる。 D1とD2のWS 2台は、予備IOCとして設置されたも のであり、機能的にはD3 WSと全く同等である。 ルーターによる制御ネットワーク系へのアドレス変 換(192.168.1.\*  $\rightarrow$  10.64.\*)は、IOCとなり得るこ れら3台のWSに対してのみ行われる。

電源のステータスやインターロックの接点信号は、 "Programmable Logic Controller (PLC)"によって管 理・制御される。フロントエンドのPLC(FA-M3シ リーズ,横河電機)は各電源の制御盤内にあり、こ れらは光FAバスによって保護監視盤内のマスター PLCと直列に接続されている。このようにして電源 棟ごとに集められたPLCの各情報は、FL-netを通じ て3つの電源棟間で共有される。

出力電流パターンの指令値は、D3 WS上の専用ア プリケーションで作成され、各電源制御盤のパター ンメモリ(20bit, TU100,東芝)へ送信される。パ ターンメモリは、出力用と書き込み用の2つのメイ ンメモリに加えて16のバッファ領域を有しており、 あらかじめ設定されたシーケンスに従ってパターン データを順次出力することができる。12MHzのク ロック信号、および3.64秒周期(標準パターンの場



図 2. ステアリング電磁石電源の制御ネットワーク 構成。IOC-電源間は制御ネットワークとは独立し たサブネットワークとなっている。

合)のマスタートリガは、中央制御棟からD3のタ イミング制御装置に送られ、そこからD1、D2の各 電源棟へ分配される。合計20台のパターンメモリは、 このタイミング信号によって同期をとり、一斉動作 する。

図1(b)に東芝が製作した主電磁石電源の制御パネ ルを示す。各所のVCBや電源の運転状態、アラーム 情報等が網羅されており、主電磁石電源の運転操作 は一通りこのパネルから実行できる(パターンデー タの作成と送信は除く)。ただし、電源の現場調整 に主眼を置いて作成された経緯から、一般の加速器 オペレータには分かりにくい項目や混乱を招く表現 (正常運転状態を赤色で表す等)が含まれている。 そのため、掲載項目を必要最小限に限定し、電源の 運転状態を一目で把握できるバージョンも別途用意

#### 3. ステアリング電磁石電源

されている。

図2にステアリング電磁石電源の制御ネットワーク構成を示す。主電磁石電源の場合、制御系全体が専用のLANに含まれており、D3電源棟を中心に展開されていた。一方、ステアリング電磁石電源の場合は、互いに独立した3並列のネットワーク構成となっており、3つの電源棟間で特に差はない。 EPICS IOCには、LinuxをOSとしたシングルボードコンピュータ(SVA041,サンリツオートメイション)を採用している。このVME CPUボードは2つのEthernetインターフェースを備えているため、IOCと制御対象機器間を独立したサブネットワーク(10.72.\*)にすることができる。これにより、制御ネットワーク基幹部のネットワーク負荷を軽減できるだけでなく、セキュリティの向上も期待できる。

3つの電源棟に1ユニットずつ配置されているステ アリング電磁石電源は、62台分の電磁石容量を賄う 統合入力コンバータ部と、それに並列接続された62 台の電流出力部からなる。これらの制御は、1台の マスターPLCと11台のパターン発生用PLC(FA-M3 シリーズ,横河電機,電流出力部6台につき1台設 置)で行われる。電流パターンの指令値は、テキス トファイルからの読み込み、あるいはEPICS CAを 通じた直接データ送信により、パターン発生用PLC のメモリ(16bit)へ書き込まれる。各PLCは、1台 の電流出力部あたり4つのパターン格納領域を持っ ており、どのパターンをどういう順番で出力するか (シーケンス)は自由に設定可能となっている。 12MHzクロック、マスタートリガ、パターン切替ト リガの各タイミング信号は、電源ユニットごとに設 けられたトリガ信号ユニットで電気信号に変換され、 各PLCへ分配される。

#### 4. WE波形モニター

各電源が実際に出力している電流波形を常時監 視・保存できるようにするため、WE7000(横河電 機)を用いた波形モニターの開発を行った。 WE7000とは、豊富な計測モジュールを持つネット ワークベースの計測器である<sup>[3]</sup>。これをEPICSから 制御するためのデバイスサポートは既に作製済みで あったが<sup>[4]</sup>、今回の実践的な開発の中で、外部トリ ガによる波形取得機能やイベント機能等、多くの重 要な機能に関する部分をブラッシュアップすること ができた。

図3(a)にWE波形モニターの制御ネットワーク構成 を示す。基本的な構成はステアリング電磁石電源の 場合と同じであるが、サイズの大きな波形データを 扱うことを考慮し、主電磁石電源に対するWEの IOCには、より高速のCPUボード(VMIVME7807, GE Funac)を採用している。いずれのIOCもOSは Linuxである。

WEの計測ステーションは合計で24台使用してお り、モジュールはWE7272(主電磁石電源用,4ch 100kS/s Digitizer)を15台、WE7251(ステアリング 電磁石電源用,10ch100kS/s Digitizer)を21台使用し ている。これらのモジュールは、各電源の電流出力 部に設置されたカレントモニター(DCCT)からの 信号を受け、デジタル化して内蔵メモリ(16bit)に 取り込む。取り込まれた波形データは、IOC内で

「実時間 vs. 電流値」の2次元データに変換され、 OPI上のGUI画面に表示される。波形の更新は、上 位から送られてくる波形取得トリガに基づいて行わ れる。主電磁石電源のWEの場合、このタイミング 信号の光-電気変換は、計測ステーションごとに設 けられた専用の変換モジュールで行っている。一方、 ステアリング電磁石電源のWEの場合は、上述した トリガ信号ユニットがこの役割も兼ねている。

図3(b)は我々で製作した電流波形の個別表示パネ ルである。「できるだけシンプルに」をモットーに 作られており、数ある測定パラメータの中でも比較 的変える可能性のあるもの(レコード長,サンプリ ング間隔等)のみが表示してある。ただ、これらの 主要パラメータは、取得波形の周期に合わせて自動 的に最適値となるよう設定されているため、ユー ザーが個別に書き換える必要はほとんどない。この



図 3. (a) WE波形モニターの制御ネットワーク構成。(b) 出力電流波形の個別表示パネル。

他、IOCで計算した取得波形の統計量表示や、波形 データの保存機能、過去波形の呼び出し機能(WE 内蔵メモリの分割機能を利用)等を備えている。

## 5. まとめと今後

J-PARC MRを構成する機器の中から主電磁石電源、 ステアリング電磁石電源、出力電流波形モニターの 3つを取り上げ、それぞれの遠隔制御システムの現 状を概説した。また、MR初のビーム調整運転でも 使用されたGUI画面の一部を紹介した。

2008年12月に予定しているパターン運転本番へ向 けての課題としては、現在、独自の伝送サーバーを 利用している主電磁石電源のパターン送信部を、 EPICSに完全移行することが挙げられる。これには パターンメモリのデバイスサポートが必要であり、 今後東芝と共同で開発を進める予定である。

## 参考文献

- [1] T. Koseki, et al., "Beam Commissioning of J-PARC MR", in this meeting.
- [2] http://www.aps.anl.gov/epics/, and links therein.
- [3] http://www.yokogawa.co.jp/tm/Bu/WE7000/.
- [4] M. Takagi, et al., "Linux Support of WE7000 EPICS Driver for J-PARC MR", Proceedings of the 3rd Annual Meeting of Particle Accelerator Society of Japan, Sendai, Aug. 2-4, 2006.